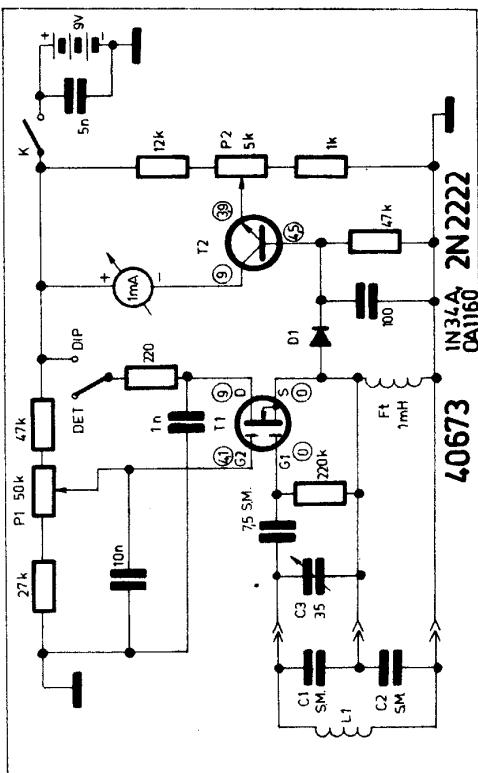


A 20. ábrán látható feszültségsigetelő bonyolultabb, mint a 19. ábrán. A szemantikai elv szerint ez ennek megfelelő többet is tudtak az előző megoldásnál. Az indikációra ítt egy hetszegményszeszt L.D-kijelző szolgál. A készülék önmagában feszültségállapot érzékelő. A magas szinten egy H-bevitelűből, az alsónál pedig egy kető közötti feszültségtartományban pedig egy L-bevitelűből kiirásával leírja. A kapcsolási szinkeket a két benne lévő tranzisztor közötti Zenerdiódákkal állítják be. A tranzisztorokat követő TTL NAND kapuk alkotják a kombinációt, és a halothatók és egységek a LED-kijeljást is végezzék. Gyakorlatilag „bármilyen” variációt megvalósíthatunk a kijelzőben (pl. 1.1. és 3), ha a komponenciák halozat közös kapcsolását megfelelő módon elérjük.

(73 Magazine, 1979/2.)

Dimérő dual-gatecs MOS-FET-je

A precíz és néhezékes cím ellenére egy MOS-FET-tel készült GDO-ról lesz szó a következőkben (*21. ábra*). A jobbfaljá GDO-khoz hasonlóan ennek a műszernak is kétféle üzemmodja van. Aktív (kehapsolt) oszcillátorral (dip-mérőkön, passzív (likapsolt) rezgéskeltő-



21. ábra. Dip-mérő a 2...200 MHz-es frekvenciatartományra. A műszer abszorpciós hullámhosszának használataho